

## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-357771

(43)Date of publication of application : 26.12.2000

(51)Int.Cl.

H01L 27/04  
H01L 21/822

(21)Application number : 11-170447

(71)Applicant : MURATA MFG CO LTD

(22)Date of filing : 17.06.1999

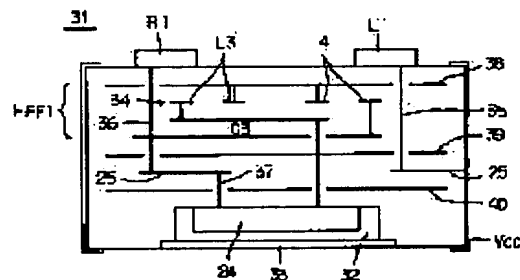
(72)Inventor : SHIMADA NORIHIRO  
ISHII TAKEHITO  
YOSHIMOTO YOSHIHIRO  
TONEGAWA KEN

## (54) HIGH FREQUENCY MULTILAYER CIRCUIT COMPONENT

## (57)Abstract:

**PROBLEM TO BE SOLVED:** To prevent a power feed line and a high frequency hot line from mutually giving adverse influences and suppress an a-c noise component if this component mixes in a d-c power source fed through the power feed line.

**SOLUTION:** A power feed line 25 for feeding a d-c power to an active element 24 and a high frequency hot line 34 involved in high frequency circuits L3, L4, C3 are provided separately along different layers, and ground layers 39, 40 are provided so as to sandwich the power feed line 25 between the layers, thereby making the power feed line 25 capacitive.



## LEGAL STATUS

[Date of request for examination] 29.01.2001

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the  
examiner's decision of rejection or application  
converted registration]

[Date of final disposal for application]

[Patent number] 3407694

[Date of registration] 14.03.2003

[Number of appeal against examiner's decision of  
rejection][Date of requesting appeal against examiner's decision  
of rejection]

[Date of extinction of right]

**THIS PAGE BLANK (USPTO)**

(19)日本国特許庁 (JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開2000-357771

(P2000-357771A)

(43)公開日 平成12年12月26日(2000.12.26)

(51)Int.Cl.<sup>7</sup>

H01L 27/04

21/822

識別記号

FI

H01L 27/04

テマコード (参考)

A 5F038

審査請求 未請求 請求項の数3 O L (全6頁)

(21)出願番号 特願平11-170447

(22)出願日 平成11年6月17日(1999.6.17)

(71)出願人 000006231

株式会社村田製作所

京都府長岡京市天神二丁目26番10号

(72)発明者 島田 規広

京都府長岡京市天神二丁目26番10号 株式会社村田製作所内

(72)発明者 石井 武仁

京都府長岡京市天神二丁目26番10号 株式会社村田製作所内

(74)代理人 100085143

弁理士 小柴 雅昭 (外1名)

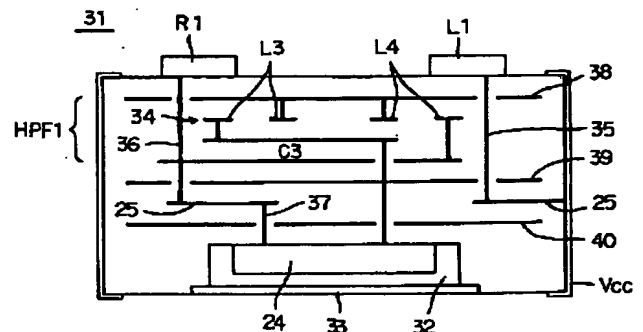
最終頁に続く

(54)【発明の名称】高周波多層回路部品

(57)【要約】

【課題】 能動素子が組み込まれるとともに、高周波回路を構成している、高周波多層回路部品において、能動素子へ供給される直流電源に、高周波回路に起因する交流ノイズ成分が混じると、能動素子のバイアス電圧が変動し、動作の安定性が損なわれる。

【解決手段】 能動素子24への直流電源を供給するための電源供給ライン25と高周波回路L3、L4、C3に含まれる高周波ホットライン34とを、互いに別の層に沿って設け、かつ、電源供給ライン25を層間に挟むように、グラウンド層39、40を設け、電源供給ライン25に容量性を持たせる。



**【特許請求の範囲】**

**【請求項 1】** 能動素子が組み込まれるとともに、複数の回路要素が複数の層に分布して設けられ、前記複数の回路要素の少なくとも一部をもって高周波回路を構成している、高周波多層回路部品であって、前記能動素子への直流電源を供給するための電源供給ラインと前記高周波回路に含まれる高周波ホットラインとが、互いに別の層に沿って設けられ、かつ、前記電源供給ラインと前記高周波ホットラインとの間には、前記電源供給ラインに容量性を持たせるためのグラウンド層が位置していることを特徴とする、高周波多層回路部品。

**【請求項 2】** 前記電源供給ラインを層間に挟むように、2つの前記グラウンド層が形成されている、請求項 1 に記載の高周波多層回路部品。

**【請求項 3】** 前記電源供給ラインを高周波信号が通過しないように、2つの前記グラウンド層間の間隔を狭くして、高周波信号に関して不整合な状態が前記電源供給ラインにおいて作り出されている、請求項 2 に記載の高周波多層回路部品。

**【発明の詳細な説明】****【0001】**

**【発明の属する技術分野】** この発明は、高周波多層回路部品に関するもので、特に、たとえばダイオード、トランジスタ、IC等の能動素子が組み込まれるとともに、高周波回路を構成している、高周波多層回路部品に関するものである。

**【0002】**

**【従来の技術】** この発明にとって興味ある高周波多層回路部品として、たとえばダイオード、トランジスタ、IC等の能動素子が組み込まれるとともに、コンデンサ、インダクタおよび抵抗などのための複数の回路要素が複数の層に分布して設けられる複合部品であって、これら複数の回路要素の少なくとも一部をもって高周波回路を構成しているものがある。このような高周波多層回路部品にあつては、能動素子への直流電源を供給するための電源供給ラインと高周波回路に含まれる高周波ホットラインとを備えているとともに、グラウンド層を備えている。

**【0003】** 図 6 には、従来の高周波多層回路部品における所定の断面上での電源供給ラインと高周波ホットラインとグラウンド層との位置関係の典型的な例が概略的に図解されている。

**【0004】** 図 6 に示すように、従来の高周波多層回路部品の多くは、そのコンパクト化を図る等の目的のため、電源供給ライン 1 と高周波ホットライン 2 とを同一層に沿って設けながら、これら電源供給ライン 1 および高周波ホットライン 2 を層間に挟むように、グラウンド層 3 および 4 を位置させている。

**【0005】**

**【発明が解決しようとする課題】** しかしながら、図 6 に示したような構造においては、電源供給ライン 1 と高周波ホットライン 2 との間に、グラウンド電位に強制する導体が存在しないため、電源供給ライン 1 と高周波ホットライン 2 との間に互いに影響を及ぼしやすい状態となっている。

**【0006】** その結果、電源供給ライン 1 を介して能動素子（図示せず。）に供給される直流電源に対して、高周波ホットライン 2 を流れる高周波信号に起因する交流ノイズ成分が混じると、能動素子のバイアス電圧が変動し、能動素子の動作の安定性が損なわれることがある。また、電源供給ライン 1 が高周波ホットライン 2 に比較的近接していることによって、電源供給ライン 1 を流れる交流ノイズ成分が高周波ホットライン 2 に悪影響を及ぼすこともある。

**【0007】** そこで、この発明の目的は、上述したような問題を解決し得る、高周波多層回路部品を提供しようとすることである。

**【0008】**

**【課題を解決するための手段】** この発明は、能動素子が組み込まれるとともに、複数の回路要素が複数の層に分布して設けられ、これら複数の回路要素の少なくとも一部をもって高周波回路を構成している、高周波多層回路部品に向けられるものであつて、上述した技術的課題を解決するため、能動素子への直流電源を供給するための電源供給ラインと高周波回路に含まれる高周波ホットラインとが、互いに別の層に沿って設けられ、かつ、電源供給ラインと高周波ホットラインとの間には、電源供給ラインに容量性を持たせるためのグラウンド層が位置していることを特徴としている。

**【0009】** この発明において、好ましくは、電源供給ラインを層間に挟むように、2つのグラウンド層が形成される。

**【0010】** また、上述のように、2つのグラウンド層が電源供給ラインを挟む状態で形成されるとき、電源供給ラインを高周波信号が通過しないように、2つのグラウンド層間の間隔を狭くして、高周波信号に関して不整合な状態が電源供給ラインにおいて作り出されるようにされることが好ましい。

**【0011】**

**【発明の実施の形態】** 図 1 は、この発明の一実施形態による高周波多層回路部品 11 の一部を図解的に示す斜視図である。

**【0012】** 図 1 には、高周波多層回路部品 11 の一部を構成する、たとえばセラミックからなる 3 つの絶縁層 12、13 および 14 が互いに分離されて示されている。

**【0013】** 図示した絶縁層 12～14 のうち、中間に位置する絶縁層 13 上には、電源供給ライン 15 が設けられ、この電源供給ライン 15 を層間に挟むように、グ

ラウンド層 1 6 および 1 7 が絶縁層 1 2 および 1 4 上にそれぞれ形成されている。

【 0 0 1 4 】 また、図示しないが、絶縁層 1 2 よりさらに上の絶縁層および／または絶縁層 1 4 よりさらに下の絶縁層に沿って、高周波回路を構成するための複数の回路要素が設けられ、この高周波回路に含まれる高周波ホットラインが、これら図示しない上および／または下の絶縁層に沿って設けられる。また、ダイオード、トランジスタ、IC 等の能動素子についても、図示した絶縁層 1 2 ～ 1 4 以外の絶縁層に関連して組み込まれる。

【 0 0 1 5 】 電源供給ライン 1 5 の一方端は、ビアホール 1 8 を通って、絶縁層 1 2 より上に位置する回路要素または能動素子に電氣的に接続され、また、電源供給ライン 1 5 の他方端は、ビアホール 1 9 を通って、絶縁層 1 4 より下に位置する回路要素または能動素子に電氣的に接続される。

【 0 0 1 6 】 以上のようにして、電源供給ライン 1 5 と高周波ホットラインとが互いに別の層に沿って設けられる構造が与えられ、電源供給ライン 1 5 と高周波ホットラインとの間には、グラウンド層 1 6 および／または 1 7 が位置する状態が実現されている。また、電源供給ライン 1 5 に近接して、グラウンド層 1 6 および 1 7 が位置している。

【 0 0 1 7 】 図 1 に示すような配置をもって電源供給ライン 1 5 を設けたとき、図 2 に示すような等価回路が電源供給ライン 1 5 に関連して構成される。

【 0 0 1 8 】 図 2 を参照して、電源供給ライン 1 5 に近接してグラウンド層 1 6 および 1 7 を設けることにより、電源供給ライン 1 5 とグラウンド層 1 6 および 1 7 との間に容量成分 2 0 が形成され、電源供給ライン 1 5 に容量性を持たせることができる。したがって、電源供給ライン 1 5 を通って供給される直流電源に交流ノイズ成分が混ざっても、この交流ノイズ成分は、矢印 2 1 で示すように、容量成分 2 0 を通してグラウンド層 1 6 および 1 7 へと逃がされるため、電源供給ライン 1 5 を流れる交流ノイズ成分を低減することができる。

【 0 0 1 9 】 また、2 つのグラウンド層 1 6 および 1 7 間の間隔を狭くして、電源供給ライン 1 5 において高周波信号に関して不整合な状態を作り出すことにより、電源供給ライン 1 5 を高周波信号が通過しないようにすると、交流ノイズ成分の抑制に対してより効果的である。

【 0 0 2 0 】 また、電源供給ライン 1 5 の幅を十分にとるようにすれば、この電源供給ライン 1 5 における直流抵抗を低く抑えることができるので、電源供給ライン 1 5 での電圧降下を抑制することができる。このことを可能にするため、電源供給ライン 1 5 は、たとえば 2 0 0  $\mu\text{m}$  以上の幅とされる。

【 0 0 2 1 】 図 3 は、この発明の他の実施形態による高周波多層回路部品 1 1 a の一部を図解的に示す斜視図である。図 3 は、図 1 に相当する図であって、図 3 におい

て、図 1 に示す要素に相当する要素には同様の参照符号を付し、重複する説明は省略する。

【 0 0 2 2 】 図 3 に示した高周波多層回路部品 1 1 a においては、電源供給ライン 1 5 の一方端および他方端は、ともに絶縁層 1 2 に設けられたビアホール 1 8 および 1 9 を通して、絶縁層 1 2 より上に位置する回路要素および／または能動素子に電氣的に接続される。

【 0 0 2 3 】 図 3 において、絶縁層 1 4 より下に高周波ホットラインが位置されない場合には、グラウンド層 1 7 が省略されてもよい。

【 0 0 2 4 】 図 1 および図 3 に示した各実施形態からわかるように、電源供給ラインの高周波多層回路部品内での引き回し態様は、必要に応じて、種々に変更されることができる。

【 0 0 2 5 】 図 4 は、この発明に係る高周波多層回路部品によって構成されることができる複合部品のより具体的な回路の一例を示している。図 4 に示した複合部品 2 3 は、たとえば携帯電話における受信系の回路を構成するものである。

【 0 0 2 6 】 より詳細には、複合部品 2 3 は、図示しない受信アンテナによって受信された信号を増幅するための低雑音増幅器 LNA 1 および LNA 2 と、低雑音増幅器 LNA 1 および LNA 2 によって増幅された受信信号のうち所定の周波数以上の信号のみを通過させるハイパスフィルタ HPF 1 および HPF 2 と、ハイパスフィルタ HPF 1 および HPF 2 からの出力を処理するミクサ M 1 および M 2 とを備えている。ここで、増幅器 LNA 1 および LNA 2 ならびにミクサ M 1 および M 2 は、IC 2 4 によって構成される。

【 0 0 2 7 】 また、複合部品 2 3 は、能動素子としての IC 2 4、より特定的には、増幅器 LNA 1 および LNA 2 に対して直流電源を供給するため、外部端子 Vcc を備えとともに、この複合部品 2 3 には、外部端子 Vcc から増幅器 LNA 1 および LNA 2 へと至る電源供給ライン 2 5 が設けられる。この電源供給ライン 2 5 に関連して、インダクタ L 1 および L 2、抵抗器 R 1 および R 2 ならびにコンデンサ C 1 および C 2 が挿入されている。

【 0 0 2 8 】 以上説明した図 4 に示すような複合部品 2 3 は、図 5 に示すような高周波多層回路部品 3 1 によって実現されることができる。図 5 は、高周波多層回路部品 3 1 を断面図で示すものである。なお、図 5 には、高周波多層回路部品 3 1 の特定の断面が示されているにすぎないため、図 4 に示した回路要素のすべてが図示されているわけではない。

【 0 0 2 9 】 図 5 を参照して、高周波多層回路部品 3 1 の下面側には、キャビティ 3 2 が設けられ、ここに前述した IC 2 4 が収容される。このキャビティ 3 2 は、蓋 3 3 によって閉じられる。

【 0 0 3 0 】 また、高周波多層回路部品 3 1 の比較的上

10

20

30

40

50

方の部分には、前述した一方のハイパスフィルタ H P F 1 を構成するインダクタ L 3 および L 4 ならびにコンデンサ C 3 が図示されている。このようなインダクタ L 3 および L 4 ならびにコンデンサ C 3 を与える導体が高周波ホットライン 3 4 を構成している。

【0031】また、高周波多層回路部品 3 1 の一方の端面上には、前述した外部端子 V c c が設けられる。前述した電源供給ライン 2 5 は、外部端子 V c c から I C 2 4 へと導かれるが、そこに挿入されるインダクタ L 1 および L 2、抵抗器 R 1 および R 2 ならびにコンデンサ C 1 および C 2 は、それぞれ、ディスクリートの部品として、高周波多層回路部品 3 1 の上面に搭載される。これら搭載される部品のうち、図 5 には、インダクタ L 1 および抵抗器 R 1 のみが図示されている。

【0032】電源供給ライン 2 5 における図 5 に示された部分について説明すると、電源供給ライン 2 5 は、外部端子 V c c との接続部から特定の層に沿って延びた後、ビアホール接続部 3 5 を通って高周波多層回路部品 3 1 の上面に導かれる。この上面において、電源供給ライン 2 5 は、インダクタ L 1 および抵抗器 R 1 等と接続された後、ビアホール接続部 3 6 を通って、高周波多層回路部品 3 1 の内部へ再び導かれ、特定の層に沿って延びた後、ビアホール接続部 3 7 を通って I C 2 4 に接続される。

【0033】また、高周波多層回路部品 3 1 の内部には、グラウンド層 3 8、3 9 および 4 0 が設けられる。これらグラウンド層 3 8 ~ 4 0 のうち、グラウンド層 3 9 は、電源供給ライン 2 5 と高周波ホットライン 3 4 との間に位置しており、また、グラウンド層 3 9 および 4 0 は、電源供給ライン 2 5 を層間に挟むように位置している。

【0034】したがって、グラウンド層 3 9 および 4 0 は、電源供給ライン 2 5 に容量性を持たせるように作用しており、これによって、電源供給ライン 2 5 を通って供給される直流電源に混じる交流ノイズ成分を抑制している。

【0035】また、グラウンド層 3 9 は、電源供給ライン 2 5 と高周波ホットライン 3 4 との間での不所望な干渉を避けるように作用し、それによって、電源供給ライン 2 5 が高周波ホットライン 3 4 に近接して位置していても、電源供給ライン 2 5 を流れるノイズ成分が高周波ホットライン 3 4 ないしはインダクタ L 3 および L 4 ならびにコンデンサ C 3 等に悪影響を及ぼすことを防止している。

【0036】以上、この発明を図示した実施形態に関連して説明したが、この発明の範囲内において、その他、種々の変形が可能である。

【0037】

【発明の効果】以上のように、この発明によれば、能動

素子への直流電源を供給するための電源供給ラインと高周波回路に含まれる高周波ホットラインとが、互いに別の層に沿って設けられ、かつ、電源供給ラインと高周波ホットラインとの間には、電源供給ラインに容量性を持たせるためのグラウンド層が位置しているので、電源供給ラインと高周波ホットラインとが互いに悪影響を及ぼし合うことを防止できるとともに、電源供給ラインを通して供給される直流電源に交流ノイズ成分が混じることがあっても、この交流ノイズ成分を抑制することができ、そのため、能動素子のバイアス電圧が変動して動作の安定性が損なわれることを有利に防止することができる。

【0038】この発明において、2つのグラウンド層が電源供給ラインを層間に挟むように形成されていると、上述したような効果が一層確実に奏されることができ

【0039】また、上述のように、電源供給ラインをを層間に挟む状態で2つのグラウンド層が形成されているとき、電源供給ラインを高周波信号が通過しないように、2つのグラウンド層間の間隔を狭くして、高周波信号に関して不整合な状態を電源供給ラインにおいて作り出すようにすれば、電源供給ラインを流れる交流ノイズ成分の抑制効果がより一層高められる。

【図面の簡単な説明】

【図1】この発明の一実施形態による高周波多層回路部品 1 1 の一部を図解的に示す斜視図である。

【図2】図1に示した電源供給ライン 1 5 を流れる交流ノイズ成分の抑制作用を説明するための回路図である。

【図3】この発明の他の実施形態による高周波多層回路部品 1 1 a の一部を図解的に示す斜視図である。

【図4】この発明に係る高周波多層回路部品によって構成されることができ複合部品のより具体的な回路の一例を示す図である。

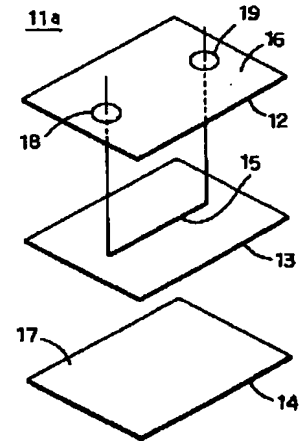
【図5】図4に示した複合部品 2 3 を実現する高周波多層回路部品 3 1 を示す断面図である。

【図6】この発明にとって興味ある従来の高周波多層回路部品における所定の断面上での電源供給ライン 1 と高周波ホットライン 2 とグラウンド層 3 および 4 との位置関係の典型的な例を概略的に示す図である。

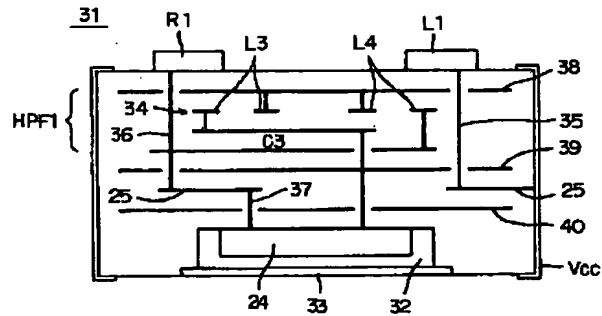
【符号の説明】

- 1 1, 1 1 a, 3 1 高周波多層回路部品
- 1 2, 1 3, 1 4 絶縁層
- 1 5, 2 5 電源供給ライン
- 1 6, 1 7, 3 8, 3 9, 4 0 グラウンド層
- 2 0 容量成分
- 2 4 I C (能動素子)
- 2 5 電源供給ライン
- 3 4 高周波ホットライン

【図 3】



【図 5】



The diagram illustrates four types of branching patterns in a phylogenetic tree:

- 1. Monophyletic:** A single node branches into two lineages, both of which are included in the group (indicated by a bracket).
- 2. Paraphyletic:** A single node branches into two lineages. One lineage is included in the group (indicated by a bracket), while the other is excluded.
- 3. Polyphyletic:** Two separate nodes branch into two lineages each. The two lineages from different nodes are included in the group (indicated by a bracket).
- 4. Non-branching:** A single node branches into two lineages, but neither lineage is included in the group (indicated by a bracket).

フロントページの続き

(72)発明者 吉本 義弘  
京都府長岡京市天神二丁目26番10号 株式  
会社村田製作所内

(72)発明者 利根川 謙  
京都府長岡京市天神二丁目26番10号 株式  
会社村田製作所内  
Fターム(参考) 5F038 AZ03 AZ04 CA02 CA09 CD02  
CD04 CD14 DF14 DF20 EZ20